

Logikgatter und Schaltnetze

Workshop zu den Grundlagen der Technischen Informatik in
der Sekundarstufe II am Gymnasium in Sachsen

Peter Böttcher

27. April 2024



Alexander-von-Humboldt-Gymnasium Greifswald

Vorstellung

Peter Böttcher

Informatik/Mathematik

Greifswald

Kennenlern-Bingo!

5-10 Minuten

Was wünscht ihr euch?

Was kann ich bieten?

1. Motivation
2. Boolesche Algebra
3. Logikgatter
 - 3.1 Grundlagen
 - 3.2 Aufgaben
4. Schaltnetze
 - 4.1 Analyse
 - 4.2 Aufbau
 - 4.3 Simulation
5. Zusammenfassung

Motivation

Lehrplan - Sekundarstufe 1

Lernbereich 1: Algorithmen

11 Ustd.

Beherrschen der Implementierung der algorithmischen Grundstrukturen	grundlegende, einfache Algorithmen → Kl. 8, LB 1 Syntax und Semantik → LB 2
<ul style="list-style-type: none">- Datentypen<ul style="list-style-type: none">· Zahlen· Zeichenketten· Wahrheitswerte- Variablenzuweisungen- verknüpfte Bedingungen	Verkettung durch logische Operatoren
Kennen des Prinzips der Modularisierung Übertragen der Kenntnisse zu Algorithmen auf maschinelle Entscheidungsprozesse	Nutzen von Unterprogrammen und Bibliotheken autonomes Fahren, Gesichtserkennung, Wahlcomputer → Kl. 9, LB 2 → ETH, Kl. 10, LB 1

Lehrplan - Sekundarstufe 2 - Grundkurs

Lernbereich 1: Technische Informatik

10 Ustd.

Kennen theoretischer Grundlagen	
- Binär- und Hexadezimalsystem	Gleitkommazahlen, Zweierkomplement, Festkommazahlen
- rechnerinterne Zahlenformate	
- Zeichenkodierung	ASCII-Code, Unicode
- Boolesche Algebra	Wahrheitstabellen, NOT, AND, OR und deren Verknüpfungen
Übertragen der theoretischen Grundlagen auf die Umsetzung in Schaltnetzen	Einsatz von Simulationssoftware
Schaltnetz-Analyse	Schaltnetz-Synthese
Einblick gewinnen in die Herstellung von Mikrochips	
Übertragen der Kenntnisse zur Rechnerarchitektur auf aktuelle Hardware	Von-Neumann-Rechner, Entwicklungen und Standards beachten
- Prozessoren	Befehlssatz, Taktfrequenz, Energieeffizienz
- Arten von Speichersystemen	optisch, elektromagnetisch und elektronisch
Einblick gewinnen in die nachhaltige Nutzung von Hardware	Nutzungsdauer von Smartphones, Elektroschrott, Reparierbarkeit
	⇒ Bildung für nachhaltige Entwicklung
	➔ LBW 4

Lehrplan - Sekundarstufe 2 - Leistungskurs

Lernbereich 1: Technische Informatik

18 Ustd.

Kennen theoretischer Grundlagen

- Binär- und Hexadezimalsystem
- rechnerinterne Zahlenformate
 - Zweierkomplement
 - Festkommazahlen
- Zeichenkodierung

Gleitkommazahlen

ASCII-Code, Unicode

- Boolesche Algebra

- NOT, AND, OR und deren Verknüpfungen
- Wahrheitstabellen
- Doppelnegation, Kommutativ-, Assoziativ- und Distributivgesetz, De Morgansche Regeln
- Vereinfachung boolescher Ausdrücke

Übertragen der theoretischen Grundlagen auf die Umsetzung in Schaltnetzen

- Schaltnetz-Analyse
- Schaltnetz-Synthese
- Standardschaltnetze Halb- und Volladdierer

Einsatz von Simulationssoftware in praktischen Übungen

Umsetzung einer booleschen Funktion in eine Hardware-Schaltung

Einblick gewinnen in die Herstellung von Mikrochips

Übertragen der Kenntnisse zur Rechnerarchitektur auf aktuelle Hardware

- Prozessoren

Von-Neumann-Rechner, Entwicklungen und Standards beachten

Befehlssatz, Taktfrequenz, Energieeffizienz, Multi-Threading

- Mecklenburg-Vorpommern
- Sachsen-Anhalt
- Bayern
- Folgerung: Sachsen ist vorne dabei (wenn nicht führend)!

- Einstieg in Theoretische Informatik
- Grundlage der Aussagenlogik
 - Eines der ältesten Gebiete der Wissenschaft
- Grundlage der Technik und Datenverarbeitung

Tafelwerk

Auch im Abitur verfügbar!

Boolesche Algebra

Grundlage der Booleschen Algebra

Example

- „Draußen ist gutes Wetter.“
- „Morgen ist Samstag.“

Die beiden Wahrheitswerte „wahr“ und „falsch“, auch „true/false“ oder „1“ und „0.“

Wahrheitswerte kombinieren - Aussagenlogik

Example

- „Draußen ist gutes Wetter oder draußen ist nicht gutes Wetter.“
- „Morgen ist Samstag und morgen ist Donnerstag.“

Die beiden Wahrheitswerte lassen sich nach festen Regeln kombinieren. Dafür gibt es die Operatoren *NICHT*, *UND*, *ODER*.

Aufgabe 1.1

Bestimme den Wahrheitsgehalt der folgenden Aussagen

- „Draußen ist gutes Wetter **und** die Sonne scheint.“
- „Draußen ist gutes Wetter **und** es ist bewölkt.“
- „Draußen ist schlechtes Wetter **und** die Sonne scheint.“
- „Draußen ist schlechtes Wetter **und** es ist bewölkt.“
- „Morgen ist Samstag **oder** morgen ist Donnerstag.“
- „Morgen ist Dienstag **oder** morgen ist Freitag.“
- „Morgen ist Dienstag **oder** heute ist Mittwoch.“
- „Morgen ist Donnerstag **oder** heute ist Mittwoch.“

Verknüpfung mit UND

Teilaussage 1	Teilaussage 2	Ergebnis
wahr	wahr	wahr
wahr	falsch	falsch
falsch	wahr	falsch
falsch	falsch	falsch

Verknüpfung mit ODER

Teilaussage 1	Teilaussage 2	Ergebnis
wahr	wahr	wahr
wahr	falsch	wahr
falsch	wahr	wahr
falsch	falsch	falsch

Verknüpfung mit UND

A	B	$A \wedge B$
1	1	1
1	0	0
0	1	0
0	0	0

Verknüpfung mit ODER

A	B	$A \vee B$
1	1	1
1	0	1
0	1	1
0	0	0

Boolesche Werte können mit folgenden Verknüpfungen zueinander ins Verhältnis gesetzt werden:

UND

A	B	$A \wedge B$
1	1	1
1	0	0
0	1	0
0	0	0

ODER

A	B	$A \vee B$
1	1	1
1	0	1
0	1	1
0	0	0

NICHT

A	$\neg A$
1	0
0	1

Definition

Eine Funktion $f : A \rightarrow B$ heißt **Boolesche Funktion**, wenn $A = \{0, 1\}^n$ und $B = \{0, 1\}^m$ für ein $n, m \in \mathbb{N}$ gilt.

Ist $m = 1$, so sprechen wir von einer einfachen Booleschen Funktion oder einer Booleschen Funktion mit einem Booleschen Ausgang, ansonsten von einer Booleschen Funktion mit mehreren Booleschen Ausgängen.

Rechnen mit Booleschen Funktionen

Mit einfachen Booleschen Funktionen kann man, ähnlich wie mit ganzen Zahlen, „rechnen“¹.

Wir nehmen uns dafür $a, b \in \{0, 1\}$ und definieren für alle a, b eine

- ODER-Verknüpfung
 $a \vee b = 0 \Leftrightarrow a = b = 0.$
- UND-Verknüpfung
 $a \wedge b = 1 \Leftrightarrow a = b = 1.$
- NEGATION / Komplement
 $\neg a = 1 \Leftrightarrow a = 0.$

¹Achtung! Technisch gesehen kann man mit Booleschen Funktionen nicht rechnen!
Das geht nur mit Booleschen Ausdrücken.

Es gibt Regeln...

$\forall f, g, h : \{0, 1\}^n \rightarrow \{0, 1\} :$

- **Kommutativität:** $f \vee g = g \vee f, f \wedge g = g \wedge f$
- **Assoziativität:** $f \vee (g \vee h) = (f \vee g) \vee h, f \wedge (g \wedge h) = (f \wedge g) \wedge h$
- **Distributivität:**
 $(f \vee g) \wedge (f \vee h) = f \vee (g \wedge h), (f \wedge g) \vee (f \wedge h) = f \wedge (g \vee h)$
- **Idempotenz:** $f \vee f = f, f \wedge f = f$

Rechnen mit Booleschen Funktionen

... und noch soooooo viel mehr Regeln.

$\forall f, g, h : \{0, 1\}^n \rightarrow \{0, 1\} :$

- **Absorption:** $f \vee (f \wedge g) = f, f \wedge (f \vee g) = f$
- **Regel der 0 und 1:** $f \vee (g \wedge \neg g) = f, f \wedge (g \vee \neg g) = f$
- **Doppeltes Komplement:** $\neg(\neg f) = f$
- **de Morgan'sche Regel:** $(\neg f) \wedge (\neg g) = \neg(f \vee g),$
 $(\neg f) \vee (\neg g) = \neg(f \wedge g)$
- **Consensus-Regel:** $(f \wedge g) \vee (\neg f \wedge h) \vee (g \wedge h) = (f \wedge g) \vee (\neg f \wedge h)$
 $(f \vee g) \wedge (\neg f \vee h) \wedge (g \vee h) = (f \vee g) \wedge (\neg f \vee h)$

- **Absorption:** $f \vee (f \wedge g) = f$, $f \wedge (f \vee g) = f$

Logisch: „f oder (f und g)“

Es gilt: $f \wedge g$ ist nur 1, wenn f und g beide 1 sind \Rightarrow Wenn f 1 ist, ist $1 \vee 1 = 1$, ansonsten ist $f \vee 0 = f$.

Wie formalisieren?

- **Absorption:** $f \vee (f \wedge g) = f$, $f \wedge (f \vee g) = f$

Wahrheitstabelle!

f	g	$f \wedge g$	$f \vee (f \wedge g)$
0	0		
0	1		
1	0		
1	1		

- **Absorption** - $f \vee (f \wedge g) = f$, $f \wedge (f \vee g) = f$

Wahrheitstabelle!

f	g	$f \wedge g$	$f \vee (f \wedge g)$
0	0	0	0
0	1	0	0
1	0	0	1
1	1	1	1

Aufgabe 1.2

Beweise die Gültigkeit der de Morgan'schen Regel mithilfe einer Wahrheitstabelle.

de Morgan'sche Regel: $(\neg f) \wedge (\neg g) = \neg(f \vee g)$,

[Bonus: $(\neg f) \vee (\neg g) = \neg(f \wedge g)$]

Aufgabe 1.2

Beweise die Gültigkeit der de Morgan'schen Regel mithilfe einer Wahrheitstabelle.

de Morgan'sche Regel: $(\neg f) \wedge (\neg g) = \neg(f \vee g)$,

[Bonus: $(\neg f) \vee (\neg g) = \neg(f \wedge g)$]

f	g	$\neg f$	$\neg g$	$f \vee g$	$(\neg f) \wedge (\neg g)$	$\neg(f \vee g)$
0	0	1	1	0	1	1
0	1	1	0	1	0	0
1	0	0	1	1	0	0
1	1	0	0	1	0	0

Mini-Logik-Test!



<https://1.boettcher.schule/1/BoolTest>

Vereinbarung: Ab sofort schreiben wir...

... statt „ \vee “ nur noch „+“

... statt „ \wedge “ nur noch „ \cdot “

... statt „ $\neg x$ “ nur noch „ \bar{x} “

Example

Vereinfache den folgenden Ausdruck:

$$(x_1 \cdot x_2) + (x_2 \cdot x_3)$$

Example

Vereinfache den folgenden Ausdruck:

$$(x_1 \cdot x_2) + (x_2 \cdot x_3)$$

$$\Rightarrow x_2(x_1 + x_3)$$

Aufgabe 1.3

Vereinfache den folgenden Ausdruck:

$$((\bar{x}_1 \cdot \bar{x}_2) + x_3 + (\bar{x}_1 \cdot \bar{x}_3 \cdot x_4) + (x_2 \cdot \bar{x}_3 \cdot x_4))$$

Aufgabe 1.3

Vereinfache den folgenden Ausdruck:

$$((\bar{x}_1 \cdot \bar{x}_2) + x_3 + (\bar{x}_1 \cdot \bar{x}_3 \cdot x_4) + (x_2 \cdot \bar{x}_3 \cdot x_4))$$

1. Schritt - Absorption: $((\bar{x}_1 \cdot \bar{x}_2) + x_3 + (\bar{x}_1 \cdot x_4) + (x_2 \cdot \bar{x}_3 \cdot x_4))$

Aufgabe 1.3

Vereinfache den folgenden Ausdruck:

$$((\bar{x}_1 \cdot \bar{x}_2) + x_3 + (\bar{x}_1 \cdot \bar{x}_3 \cdot x_4) + (x_2 \cdot \bar{x}_3 \cdot x_4))$$

1. Schritt - Absorption: $((\bar{x}_1 \cdot \bar{x}_2) + x_3 + (\bar{x}_1 \cdot x_4) + (x_2 \cdot \bar{x}_3 \cdot x_4))$
2. Schritt - Absorption: $((\bar{x}_1 \cdot \bar{x}_2) + x_3 + (\bar{x}_1 \cdot x_4) + (x_2 \cdot x_4))$

Aufgabe 1.3

Vereinfache den folgenden Ausdruck:

$$((\bar{x}_1 \cdot \bar{x}_2) + x_3 + (\bar{x}_1 \cdot \bar{x}_3 \cdot x_4) + (x_2 \cdot \bar{x}_3 \cdot x_4))$$

1. Schritt - Absorption: $((\bar{x}_1 \cdot \bar{x}_2) + x_3 + (\bar{x}_1 \cdot x_4) + (x_2 \cdot \bar{x}_3 \cdot x_4))$
2. Schritt - Absorption: $((\bar{x}_1 \cdot \bar{x}_2) + x_3 + (\bar{x}_1 \cdot x_4) + (x_2 \cdot x_4))$
3. Schritt - Consensus: $((\bar{x}_1 \cdot \bar{x}_2) + x_3 + (x_2 \cdot x_4))$

Aufgabe 1. Bonus

Vereinfache den folgenden Ausdruck:

$$\overline{((x_1 + x_2) \cdot x_3)} \cdot (x_1 \cdot x_3)$$

Tipp: de Morgan

Aufgabe 1.Bonus

Vereinfache den folgenden Ausdruck:

$$\overline{((x_1 + x_2) \cdot x_3)} \cdot (x_1 \cdot x_3)$$

1. Schritt - de Morgan: $\overline{\overline{((x_1 + x_2) \cdot x_3)}} \cdot (x_1 \cdot x_3)$

Aufgabe 1.Bonus

Vereinfache den folgenden Ausdruck:

$$\overline{((x_1 + x_2) \cdot x_3)} \cdot (x_1 \cdot x_3)$$

1. Schritt - de Morgan: $\overline{\overline{((x_1 + x_2) \cdot x_3)}} \cdot (x_1 \cdot x_3)$
2. Schritt - Doppeltes Komplement: $(x_1 + x_2 + \bar{x}_3) \cdot (x_1 \cdot x_3)$

Aufgabe 1.Bonus

Vereinfache den folgenden Ausdruck:

$$\overline{((x_1 + x_2) \cdot x_3)} \cdot (x_1 \cdot x_3)$$

1. Schritt - de Morgan: $\overline{\overline{((x_1 + x_2) \cdot x_3)}} \cdot (x_1 \cdot x_3)$
2. Schritt - Doppeltes Komplement: $(x_1 + x_2 + \bar{x}_3) \cdot (x_1 \cdot x_3)$
3. Schritt - Distributivgesetz: $(x_1 \cdot x_3 \cdot x_1) + (x_1 \cdot x_3 \cdot x_2) + (x_1 \cdot x_3 \cdot \bar{x}_3)$

Aufgabe 1.Bonus

Vereinfache den folgenden Ausdruck:

$$\overline{((x_1 + x_2) \cdot x_3)} \cdot (x_1 \cdot x_3)$$

1. Schritt - de Morgan: $\overline{\overline{((x_1 + x_2) \cdot x_3)}} \cdot (x_1 \cdot x_3)$
2. Schritt - Doppeltes Komplement: $(x_1 + x_2 + \bar{x}_3) \cdot (x_1 \cdot x_3)$
3. Schritt - Distributivgesetz: $(x_1 \cdot x_3 \cdot x_1) + (x_1 \cdot x_3 \cdot x_2) + (x_1 \cdot x_3 \cdot \bar{x}_3)$
4. Schritt - Idempotenz: $(x_1 \cdot x_3) + (x_1 \cdot x_3 \cdot x_2) + (x_1 \cdot x_3 \cdot \bar{x}_3)$

Aufgabe 1.Bonus

Vereinfache den folgenden Ausdruck:

$$\overline{((x_1 + x_2) \cdot x_3)} \cdot (x_1 \cdot x_3)$$

1. Schritt - de Morgan: $\overline{\overline{((x_1 + x_2) \cdot x_3)}} \cdot (x_1 \cdot x_3)$
2. Schritt - Doppeltes Komplement: $(x_1 + x_2 + \bar{x}_3) \cdot (x_1 \cdot x_3)$
3. Schritt - Distributivgesetz: $(x_1 \cdot x_3 \cdot x_1) + (x_1 \cdot x_3 \cdot x_2) + (x_1 \cdot x_3 \cdot \bar{x}_3)$
4. Schritt - Idempotenz: $(x_1 \cdot x_3) + (x_1 \cdot x_3 \cdot x_2) + (x_1 \cdot x_3 \cdot \bar{x}_3)$
5. Schritt - 0 und 1: $(x_1 \cdot x_3) + (x_1 \cdot x_3 \cdot x_2) + 0$

Aufgabe 1.Bonus

Vereinfache den folgenden Ausdruck:

$$\overline{((x_1 + x_2) \cdot x_3)} \cdot (x_1 \cdot x_3)$$

1. Schritt - de Morgan: $\overline{\overline{((x_1 + x_2) \cdot x_3)}} \cdot (x_1 \cdot x_3)$
2. Schritt - Doppeltes Komplement: $(x_1 + x_2 + \bar{x}_3) \cdot (x_1 \cdot x_3)$
3. Schritt - Distributivgesetz: $(x_1 \cdot x_3 \cdot x_1) + (x_1 \cdot x_3 \cdot x_2) + (x_1 \cdot x_3 \cdot \bar{x}_3)$
4. Schritt - Idempotenz: $(x_1 \cdot x_3) + (x_1 \cdot x_3 \cdot x_2) + (x_1 \cdot x_3 \cdot \bar{x}_3)$
5. Schritt - 0 und 1: $(x_1 \cdot x_3) + (x_1 \cdot x_3 \cdot x_2) + 0$
6. Schritt - Absorption: $(x_1 \cdot x_3)$

Aufgabe 1.4

Eine Klingelanlage soll mit einem Booleschen Ausdruck modelliert werden. Die Variable x_1 steht für das Drücken der Klingel (1 wenn gedrückt). Die Variable x_2 soll das Betätigen des Türöffners symbolisieren (1 wenn gedrückt). Die Tür hat zudem einen Öffnungssensor x_3 (1 wenn offen).

Die Tür soll sich öffnen wenn die Klingel und der Türöffner betätigt wurden, allerdings nicht, wenn sie bereits offen ist.

Aufgabe 1.4

Eine Klingelanlage soll mit einem Booleschen Ausdruck modelliert werden. Die Variable x_1 steht für das Drücken der Klingel (1 wenn gedrückt). Die Variable x_2 soll das Betätigen des Türöffners symbolisieren (1 wenn gedrückt). Die Tür hat zudem einen Öffnungssensor x_3 (1 wenn offen).

Die Tür soll sich öffnen wenn die Klingel und der Türöffner betätigt wurden, allerdings nicht, wenn sie bereits offen ist.

$$(x_1 \cdot x_2 \cdot \bar{x}_3)$$

Aufgabe 1.5

Erstelle einen Booleschen Ausdruck, der eine 1 ausgibt, falls zwei der drei Eingänge x_1 , x_2 , x_3 aktiv sind.

Aufgabe 1.5

Erstelle einen Booleschen Ausdruck, der eine 1 ausgibt, falls zwei der drei Eingänge x_1, x_2, x_3 aktiv sind.

$$(x_1 \cdot x_2) + (x_1 \cdot x_3) + (x_2 \cdot x_3)$$

Logikgatter

Name	Bezeichnung	Symbole
NOT	Nicht	

Wertetabelle

A	Y
0	1
1	0

Name	Bezeichnung	Symbole
AND	Und	

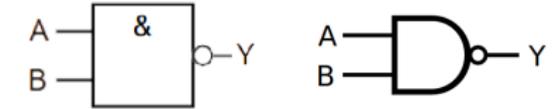
Wertetabelle

A	B	Y
0	0	0
1	0	0
0	1	0
1	1	1

Name	Bezeichnung	Symbole
OR	Oder	

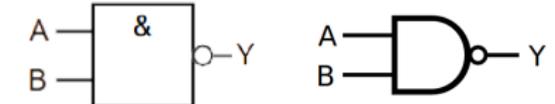
Wertetabelle

A	B	Y
0	0	0
1	0	1
0	1	1
1	1	1

Name	Bezeichnung	Symbole
NAND	Nicht-Und	

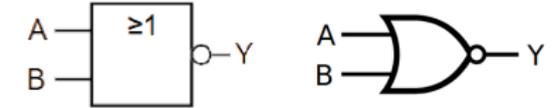
Wertetabelle

A	B	Y
0	0	
1	0	
0	1	
1	1	

Name	Bezeichnung	Symbole
NAND	Nicht-Und	

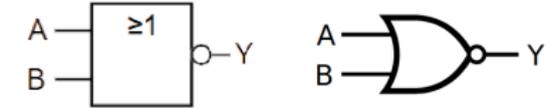
Wertetabelle

A	B	Y
0	0	1
1	0	1
0	1	1
1	1	0

Name	Bezeichnung	Symbole
NOR	Nicht-Oder	

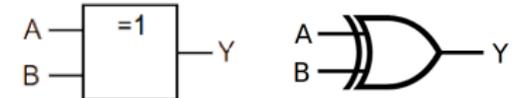
Wertetabelle

A	B	Y
0	0	
1	0	
0	1	
1	1	

Name	Bezeichnung	Symbole
NOR	Nicht-Oder	

Wertetabelle

A	B	Y
0	0	1
1	0	0
0	1	0
1	1	0

Name	Bezeichnung	Symbole
XOR	Exklusiv-Oder	

Wertetabelle

A	B	Y
0	0	0
1	0	1
0	1	1
1	1	0

Name	Bezeichnung	Symbole
XNOR	Exklusiv-Nicht-Oder	

Wertetabelle

A	B	Y
0	0	1
1	0	0
0	1	0
1	1	1

Aufgabe

Beschreibe die Funktionsweise des Gatters in eigenen Worten. Nutze dazu Sätze wie: „Die Lampe von Gatter 1 ist nur dann aus, wenn...“

Mein Gatterprogramm



[https://1.boettcher.schule/f/
GatterCalliope](https://1.boettcher.schule/f/GatterCalliope)

Gatter verknüpfen



[https://1.boettcher.schule/l/
TinoCalliope](https://1.boettcher.schule/l/TinoCalliope)

Spiel: Gates of Logic



<https://1.boettcher.schule/1/GoL>

Gartenbewässerung (1)

Eine Bewässerungsanlage soll nur wässern, wenn der Wettersensor gutes Wetter meldet (gekennzeichnet mit „s“) und der Bewegungssensor niemanden im Garten erkennt (gekennzeichnet mit „g“). Die beiden Signale werden jeweils mit 0 (Schlechtes Wetter/Garten besetzt) oder 1 (Gutes Wetter/Garten frei) kodiert.

Aufgabe 2.1

Interpretiere folgende Zustände:

- $s=0, g=1$
- $s=0, g=0$
- $s=1, g=1$

Gartenbewässerung (2)

Aufgabe 2.2

Ergänze die Wertetabelle so, dass in der letzten Spalte das in der Beschreibung gewünschte Verhalten der Bewässerungsanlage abgebildet wird ($W=1$ - Bewässerung, $W=0$ - Keine Bewässerung).

s	g	W
0	0	
1	0	
0	1	
1	1	

Aufgabe 2.3

Welches Logikgatter würdest du wählen, um das gewünschte Verhalten abzubilden? Begründe deine Auswahl.

Eigentlich müssten spätestens jetzt folgende
Begriffe geklärt werden:

Schaltung

Eingang

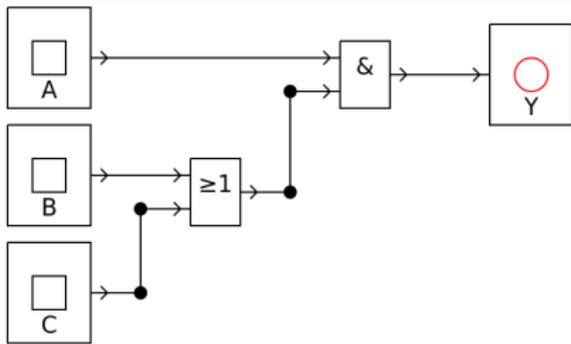
Ausgang

Verzweigungen im Schaltplan

Schaltnetze

Aufgabe 3.1

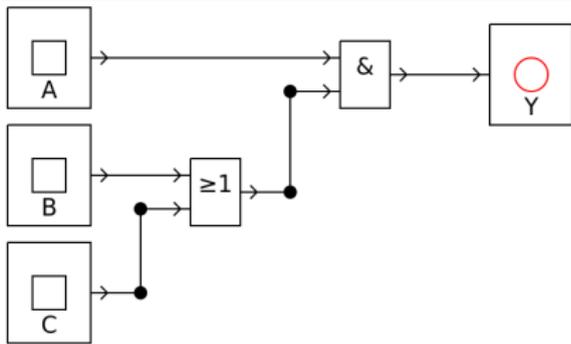
Betrachte die folgende Schaltung und fülle die dazugehörige Wahrheitstabelle aus. Bei welcher Belegung entsteht welches Ergebnis?



A	B	C	Y
1	1	1	
1	1	0	
1	0	1	
1	0	0	
0	1	1	
0	1	0	
0	0	1	
0	0	0	

Aufgabe 3.1

Betrachte die folgende Schaltung und fülle die dazugehörige Wahrheitstabelle aus. Bei welcher Belegung entsteht welches Ergebnis?



A	B	C	Y
1	1	1	1
1	1	0	1
1	0	1	1
1	0	0	0
0	1	1	0
0	1	0	0
0	0	1	0
0	0	0	0

Aufgabe 3.2

Überlege dir einen Anwendungsfall aus der realen Welt, der mit einer solchen Schaltung abgedeckt werden könnte.

Aufgabe 3.3

Erstelle einen Booleschen Ausdruck, der das Verhalten der Schaltung beschreibt.

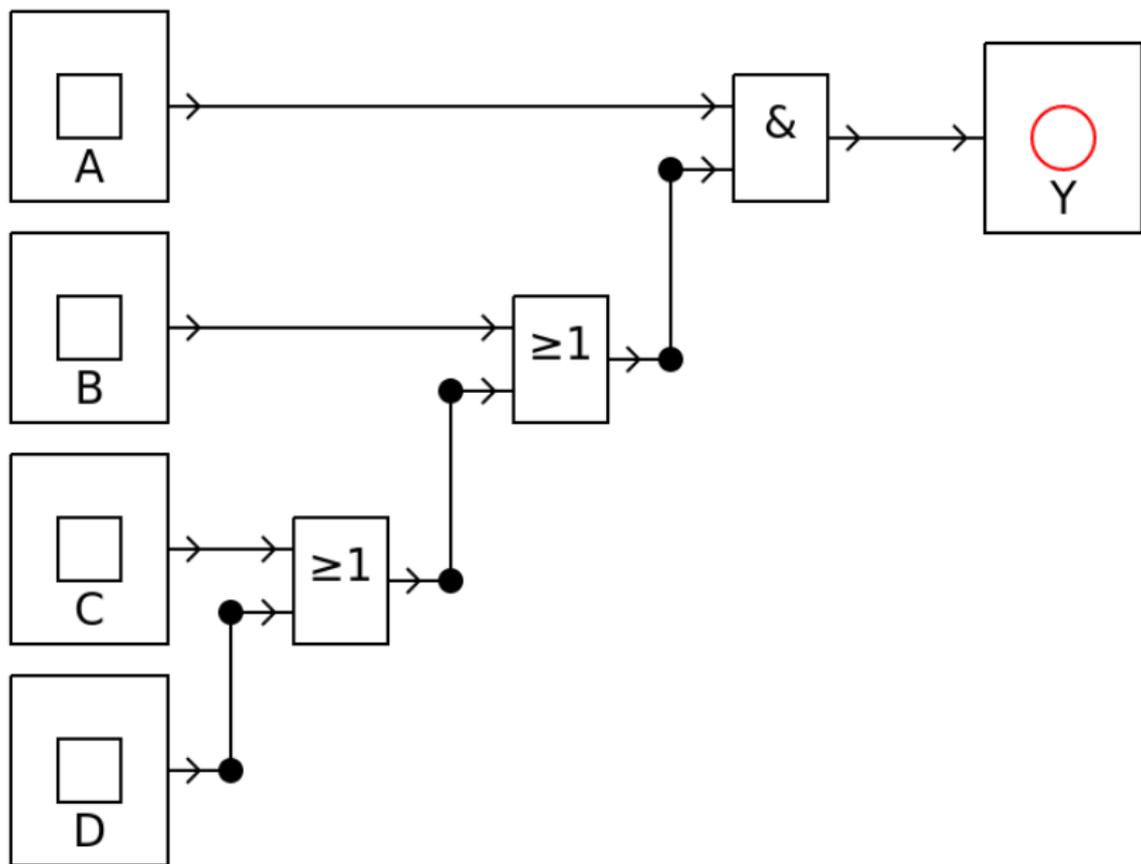
Verknüpfung von Gattern (3)

Angenommen, diese Schaltung würde eine Alarmanlage mit einem Hauptschalter (A) und zwei Sensoren (B und C) abbilden. Wenn der Hauptschalter gedrückt ist, und einer der Sensoren aktiviert wird, schlägt die Anlage Alarm.

Aufgabe 3.4

Füge einen dritten Sensor D hinzu, der gleichberechtigt zu den Sensoren B und C anschlagen kann.

Verknüpfung von Gattern (3)



Aufgabe 3.5

Welches allgemeine Vorgehen müsste man verfolgen, um aus einer Verknüpfung von Logikgattern einen Booleschen Ausdruck zu erhalten?

Aufgabe 3.5

Welches allgemeine Vorgehen müsste man verfolgen, um aus einer Verknüpfung von Logikgattern einen Booleschen Ausdruck zu erhalten?

- vom Output zum Input gehen (Operatorbaum)

²Das Gegenteil (jeden Weg zu einem falschen Output verfolgen) nennt sich konjunktive Normalform KNF.

Aufgabe 3.5

Welches allgemeine Vorgehen müsste man verfolgen, um aus einer Verknüpfung von Logikgattern einen Booleschen Ausdruck zu erhalten?

- Jeden Weg zu einem wahren Output verfolgen (DNF - Disjunctive Normal Form)²

²Das Gegenteil (jeden Weg zu einem falschen Output verfolgen) nennt sich konjunktive Normalform KNF.

Aufgabe 3.5

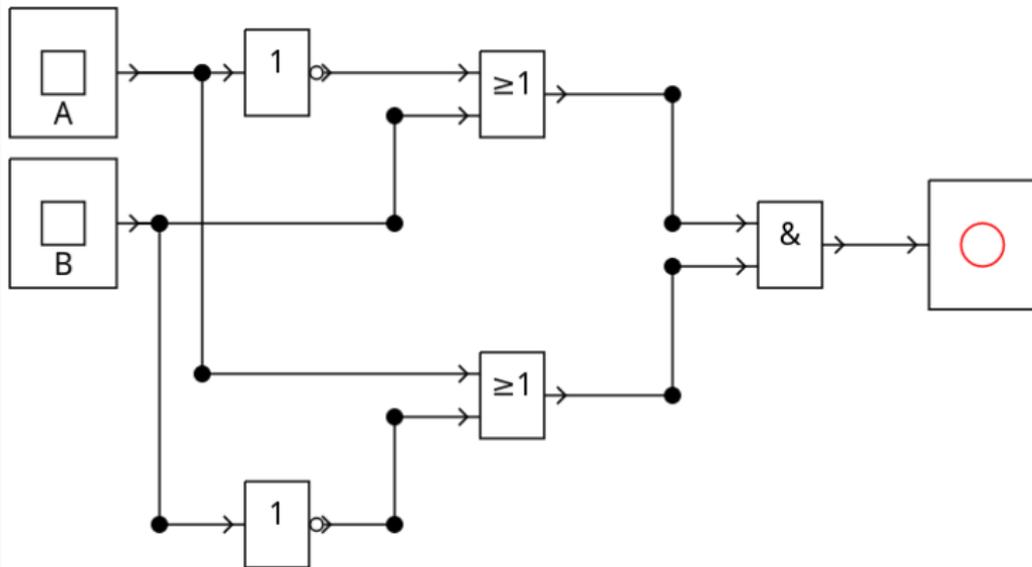
Welches allgemeine Vorgehen müsste man verfolgen, um aus einer Verknüpfung von Logikgattern einen Booleschen Ausdruck zu erhalten?

- Eine Variablenreihenfolge festlegen und einen Entscheidungsbaum zeichnen (BDD - Binary Decision Diagram)

²Das Gegenteil (jeden Weg zu einem falschen Output verfolgen) nennt sich konjunktive Normalform KNF.

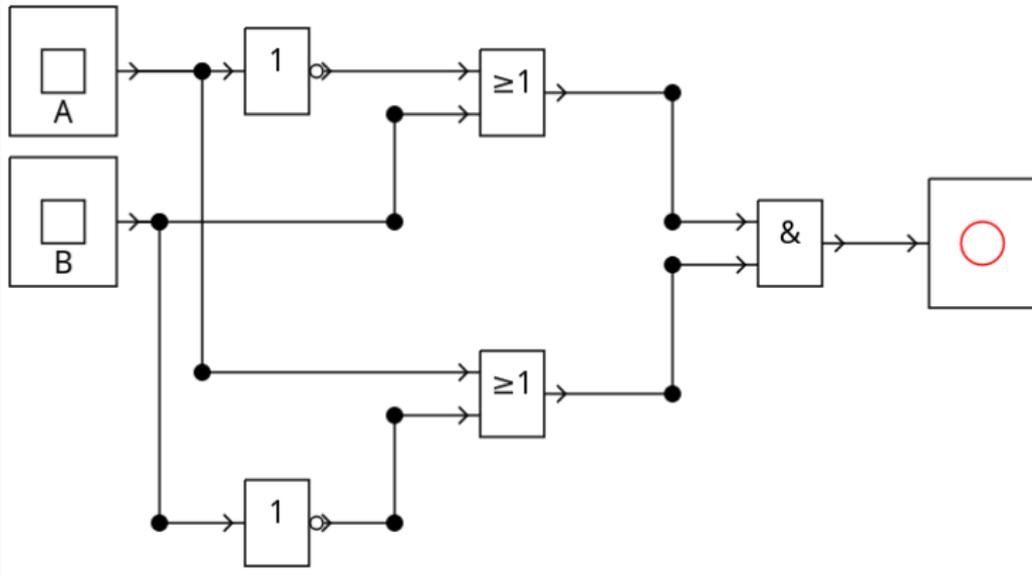
Aufgabe 3.6

Finde einen Booleschen Ausdruck, der die folgende Schaltung darstellt.
Gehe vom Output zum Input.



Aufgabe 3.6

Finde einen Booleschen Ausdruck, der die folgende Schaltung darstellt.
Gehe vom Output zum Input.



$$((\bar{A} + B) \cdot (A + \bar{B}))$$

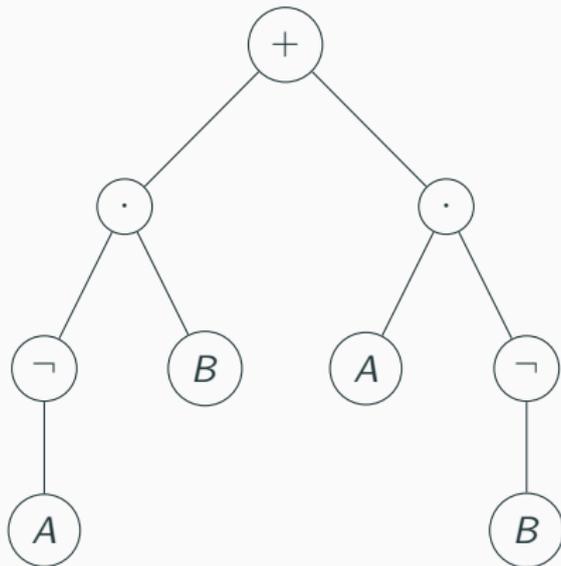


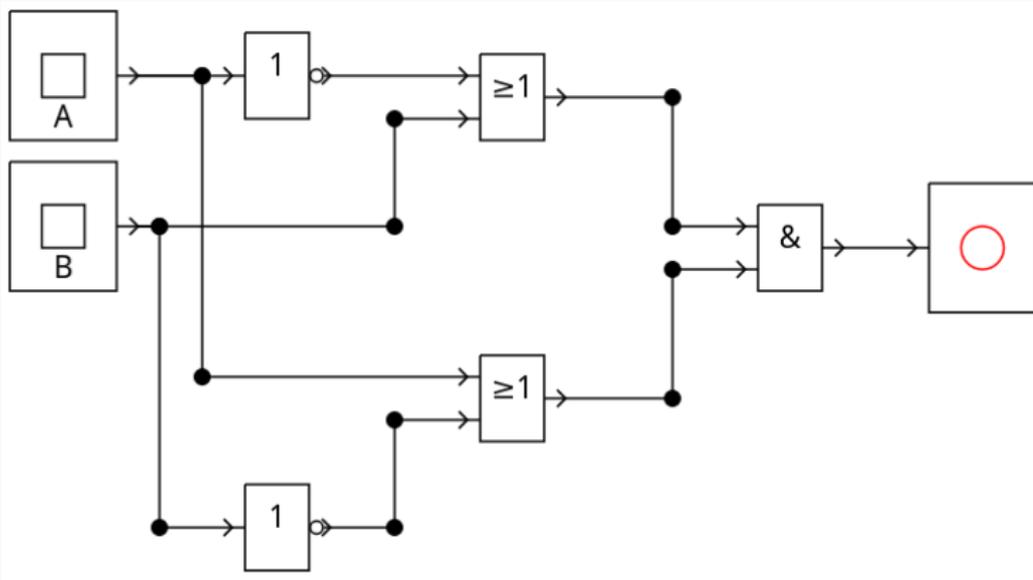
Abbildung 1: Operatorbaum zu $((\bar{A} + B) \cdot (A + \bar{B}))$

- Kann direkt in Schaltungen umgesetzt werden.
- Nicht gut für Optimierungen geeignet.

DNF - Disjunctive Normal Form

Aufgabe 3.6

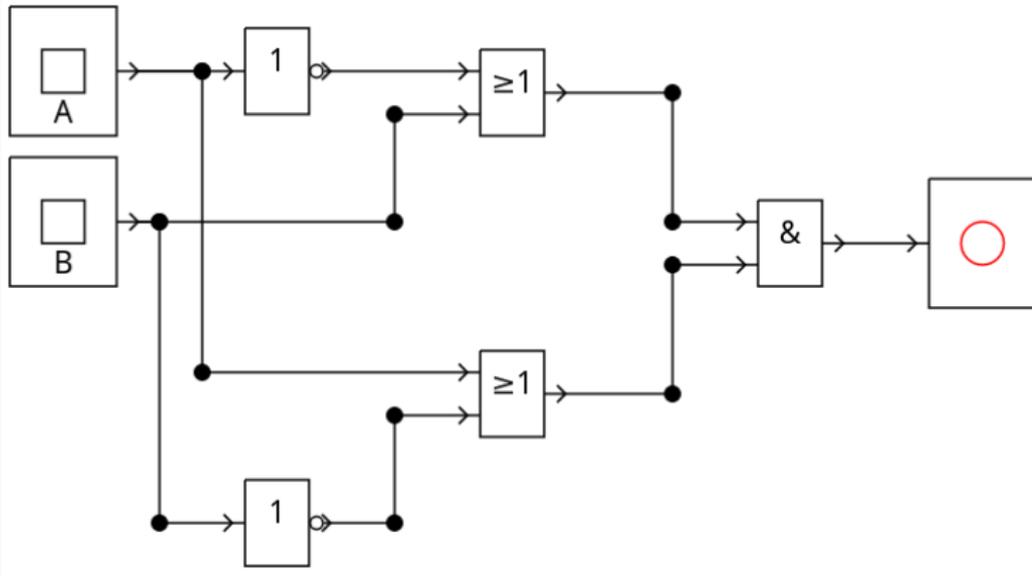
Finde einen Booleschen Ausdruck, der die folgende Schaltung darstellt. Betrachte dafür alle Bedingungen, unter denen die LED leuchten kann.



DNF - Disjunctive Normal Form

Aufgabe 3.6

Finde einen Booleschen Ausdruck, der die folgende Schaltung darstellt. Betrachte dafür alle Bedingungen, unter denen die LED leuchten kann.



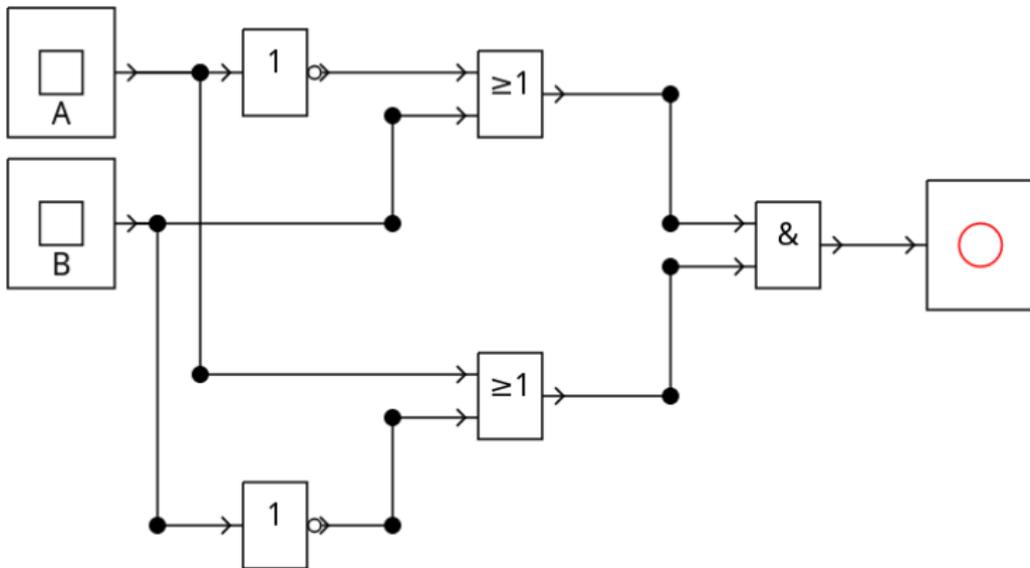
$$((\bar{A} \cdot \bar{B}) + (A \cdot B))$$

BDD - Binary Decision Diagram

Aufgabe 3.6

Finde einen Booleschen Ausdruck, der die folgende Schaltung darstellt.
Erstelle dafür eine Belegungstabelle, aus der du einen Baum formst, den du anschließend optimieren kannst.

Reihenfolge: $A < B$



BDD - Binary Decision Diagram

A	B	Ergebnis
1	1	1
1	0	0
0	1	0
0	0	1

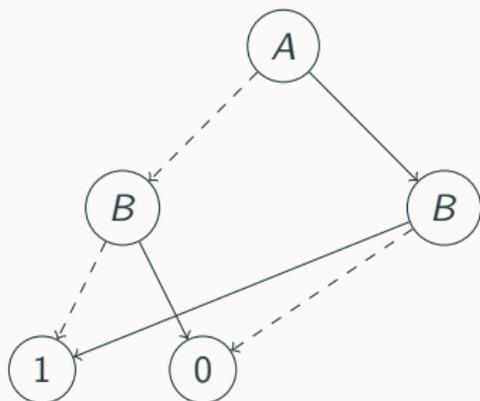


Abbildung 2: Binary Decision Diagram für $A < B$

- Erst sinnvoll bei größeren Ausdrücken/Tabellen
- Sehr gut für Optimierungen geeignet
- Hängt ab von gewählter Variablenreihenfolge
- Direkt in Hardware realisierbar → jeder Knoten ein Multiplexer

Spiel: Digitalo

Digitalo ist ein Kartenspiel, bei welchem zwei Spieler*innen versuchen, aus Gatter-Karten eine pyramidenförmige logische Schaltung aufzubauen.

Kommerziell ist es als „Booleo“ bekannt.

Anleitung



[https://1.boettcher.schule/1/
DigitaloAnleitung](https://1.boettcher.schule/1/DigitaloAnleitung)

selber Drucken



[https://1.boettcher.schule/1/
DigitaloKarten](https://1.boettcher.schule/1/DigitaloKarten)

Warum simulieren?

- Stärkt Verständnis
- Lebensweltbezug
- Änderungen werden direkt sichtbar
- (Wird im Abitur benötigt)

- Auf IO-Stick verfügbar
- Wird aktiv entwickelt
- Soll LogicSim ersetzen
- <https://logigator.com/> als Web-App
- <https://logigator.com/download/> als Download für Linux/Windows
- **Achtung:** Nicht kompatibel mit LogicSim!

Logicator-Interface

The screenshot displays the Logicator software interface for designing a Half Adder circuit. The window title is "Half Adder" and the user is identified as "Leo-P". The interface includes a menu bar (File, Edit, View, Help), a toolbar with various design tools, and a "Start Simulation" button.

The left sidebar contains a component library with two sections:

- Basic:** NOT Gate (!), AND Gate (&), OR Gate (≥ 1), XOR Gate (=1), Delay (1), and Clock (clk).
- Advanced:** Half Adder (HA), Full Adder (FA), ROM, D Flip Flop (D), JK Flip Flop (JK), and SR Flip Flop (SR).

The main workspace shows two circuit diagrams:

- Top Diagram:** A logic-level implementation of a Half Adder. It features two input buses labeled "A" and "B". The "A" bus is connected to the top input of an XOR Gate (=1) and the top input of an AND Gate (&). The "B" bus is connected to the bottom input of both the XOR Gate and the AND Gate. The output of the XOR Gate is labeled "Sum", and the output of the AND Gate is labeled "Carry".
- Bottom Diagram:** A block-level implementation of a Half Adder. It features two input buses labeled "A" and "B" connected to the "A" and "B" inputs of a block labeled "HA" (Half Adder). The "S" output of the block is labeled "Sum", and the "C" output is labeled "Carry".

The bottom status bar indicates "Selecting Elements" and "Saved Sel: 0".

- Noch nicht auf IO-Stick
- Wird aktiv entwickelt
- Sehr intuitive Bedienung
- Web-App auch offline verfügbar



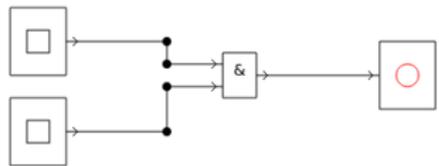
<https://1.boettcher.schule/1/DSimWeb>

Projektname: project *

Gatter

- AND
- OR
- NOT
- NAND
- NOR
- XOR
- Ein- und Ausgabe
- Schalter
- LED
- 0 konstant
- 1 konstant
- 7-Segmentanzeige
- Binäreingabe
- Binärdisplay
- Schaltnetze
- Halbaddierer
- Volladdierer
- 7-Segmentdecoder
- Multiplexer
- Demultiplexer
- Flipflops
- RS async

+



```
graph LR; I1[ ] --> AND[&]; I2[ ] --> AND; AND --> O1[○];
```

Module

neues Modul

neues Modul Modul löschen

gewähltes Modul:

neues Modul

Abkürzung:

M1

Eingänge

Ausgänge

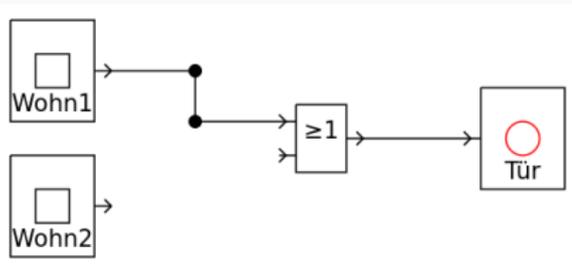
Zoom: 100%

X: 267 Y:628

Der Türöffner in einem Mehrfamilienhaus muss reagieren, sobald der entsprechende Knopf in einer der Wohnungen gedrückt wird.³

Aufgabe 3.1

Überprüfe die gegebene Schaltung in DSImWeb für ein Zweifamilienhaus auf Korrektheit und korrigiere ggf. Fehler, indem du Signalleitungen von einem Ausgang an einen Eingang legst.



¹Nach Inf-Schule.de - Grundgatter sowie T. Hempel, CC BY-SA

Aufgabe 3.2

Vervollständige folgenden Satz mit den Begriffen „und“, „oder“, „entweder-oder“ bzw. „nicht“:

Wenn der Türknopf in Wohnung 1 _____ der Türknopf in Wohnung 2 gedrückt wird, dann _____.

Aufgabe 3.3

Erweitere die Schaltung so, dass sie auch in einen Haus mit 4 Wohnungen genutzt werden kann.

¹Nach Inf-Schule.de - Grundgatter sowie T. Hempel, CC BY-SA

Zum Start einer Rakete benötigt ein Raketenkontrollsystem eine Starterlaubnis. Wenn die Starterlaubnis erteilt ist, kann einer von zwei Startknöpfen gedrückt werden, um die Rakete zu starten.

Aufgabe 4.1

Erstelle in DSIMWeb eine Schaltung mit zwei Logikgattern, die diesen Sachverhalt abbildet. Das Abheben der Rakete soll durch das Leuchten einer Lampe symbolisiert werden.

Aufgabe 4.2

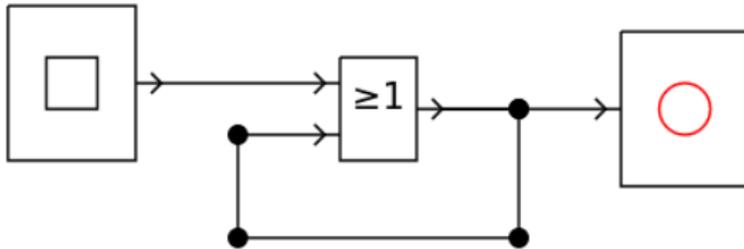
Füge der Schaltung einen „Präsidentenknopf“ hinzu. Dieser kann sämtliche Regeln überschreiben und die Rakete auch ohne Starterlaubnis starten lassen.

Aufgabe 4.3

Zur Wartung der Rakete ist ein Testmodus nötig. Wird der Schalter für den Testmodus betätigt werden sämtliche Eingaben ignoriert (auch der Präsidentenknopf) und die Rakete kann unter keinen Umständen starten.

Aufgabe 5.1

Baue folgende Schaltung in DSimWeb nach. Was passiert, wenn du den Schalter betätigst?



Aufgabe 5.2

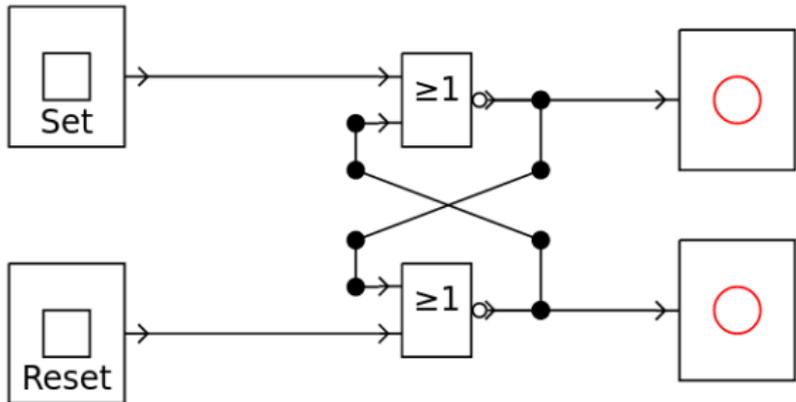
Wo könnte eine solche Schaltung nützlich sein? Welche Möglichkeiten siehst du zur Erweiterung?

Baue eine Alarmanlage, die manuell zurückgesetzt werden muss, damit der Alarm aufhört.

Speichern von Zuständen - RS-FlipFlop

Aufgabe 5.3

Diese Schaltung nennt sich „R(ese)t-S(et)-FlipFlop“. Baue sie in DSIMWeb nach. Wie verhalten sich die beiden Ausgänge zueinander?



Man könnte an dieser Stelle thematisieren, warum ein FlipFlop besser ist als die Schaltung auf der vergangenen Folie (NAND-Gatter lassen sich leichter produzieren), aber das ist im Rahmenplan nicht vorgesehen. Außerdem: Prima Einstieg in Automatentheorie!

DSimWeb bietet (wie fast alle Logiksimulatoren) die Verwendung von Modulen an.

Die Realisierung von Addition erfolgt im Rechenwerk des von-Neumann-Rechners mittels Logikgattern. Aber wie?⁴

Aufgabe 6.1

Für das Addieren zweier Bits gilt folgende Wertetabelle:

A		B	Y	Ü
0	+	0	0	0
1	+	0	1	0
0	+	1	1	0
1	+	1	0	1

Wofür steht das Ü? Kann es ein einzelnes Logikgatter geben, das uns diese Wertetabelle erzeugt? Gibt es ein Gatter, das unter Berücksichtigung der Eingänge A und B den Ausgang Y erzeugt?

²Nach T. Hempel 2023, CC BY-SA 4.0

Aufgabe 6.2

Baue eine Schaltung, die die folgende Wertetabelle implementiert.

A		B	Y	Ü
0	+	0	0	0
1	+	0	1	0
0	+	1	1	0
1	+	1	0	1

Aufgabe 6.2 (alternative)

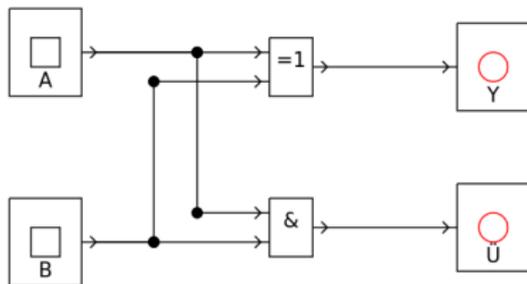
Baue eine Schaltung, die die folgende Wertetabelle implementiert, ohne ein XOR-Gatter zu verwenden.

²Nach T. Hempel 2023, CC BY-SA 4.0

Halbaddierer (2)

Aufgabe 6.2

Baue eine Schaltung, die die folgende Wertetabelle implementiert.



Aufgabe 6.2 (alternative)

Baue eine Schaltung, die die folgende Wertetabelle implementiert, ohne ein XOR-Gatter zu verwenden.

²Nach T. Hempel 2023, CC BY-SA 4.0

Ein Volladdierer arbeitet wie ein Halbaddierer, berücksichtigt aber zusätzlich noch einen ggf. vorhandenen Übertrag C .

Aufgabe 7.1

Ergänze die Wertetabelle des Halbaddierers um einen weiteren Input „C“ und passe die Ausgaben entsprechend an.

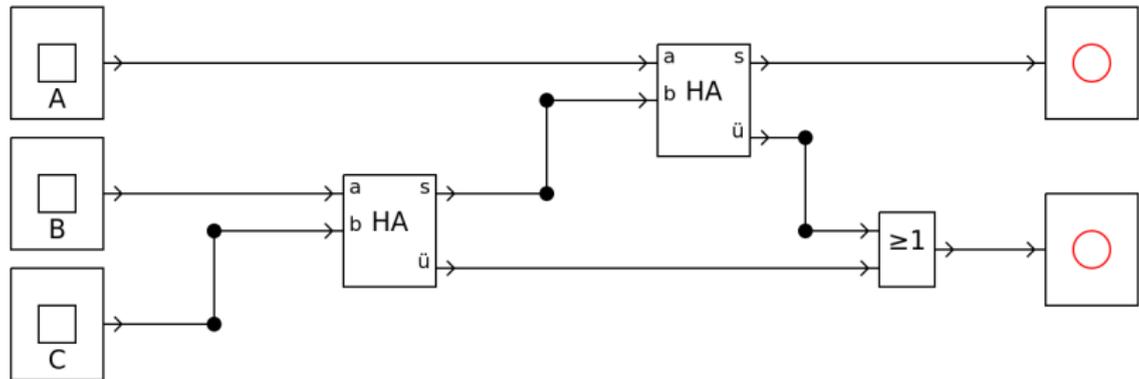
Tipp: Deine Tabelle muss 5 Zeilen und 8 Spalten besitzen.

²Nach T. Hempel 2023, CC BY-SA 4.0

Volladdierer (2)

Aufgabe 7.2

Überprüfe die Korrektheit der Schaltung für einen Volladdierer anhand deiner Wertetabelle.



²Nach T. Hempel 2023, CC BY-SA 4.0

Fragen?

Multiplexer (1)

Ein Multiplexer (kurz: MUX oder Mux) ist eine Selektionsschaltung, mit der aus einer Anzahl von Eingangssignalen eines ausgewählt und an den Ausgang durchgeschaltet werden kann.

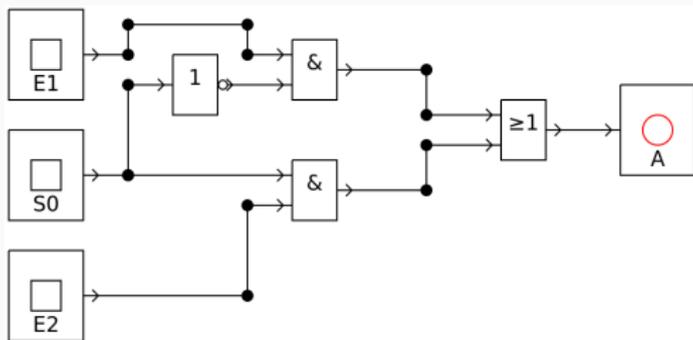
Aufgabe 8.1

Beschreibe einen möglichen Anwendungsbereich für einen Multiplexer. Informiere dich mittels einer Internetrecherche über weitere Anwendungsbereiche.

Multiplexer (2)

Aufgabe 8.2

Unten siehst du das Schaltbild eines Multiplexers. Erstelle eine Wahrheitstafel für die 3 Eingänge und den Ausgang.



Aufgabe 8.3

Erweitere den Multiplexer um 4 weitere Eingänge ($E_3 - E_6$). Wie viele Schalteinträge S werden dafür benötigt?

Aufgabe 8.4

Finde ein BDD, der den Booleschen Ausdruck

$$((x_1 + x_3) \cdot (x_2 + x_4))$$

darstellt.

Variablenordnung: $x_1 < x_2 < x_3 < x_4$

Aufgabe 8.5

Finde ein BDD, der den Booleschen Ausdruck

$$((x_1 + x_3) \cdot (x_2 + x_4))$$

darstellt.

Variablenordnung: $x_1 < x_3 < x_2 < x_4$

Aufgabe 8.4

Finde ein BDD, der den Booleschen Ausdruck

$$((x_1 + x_3) \cdot (x_2 + x_4))$$

darstellt.

Variablenordnung: $x_1 < x_2 < x_3 < x_4$

Aufgabe 8.5

Finde ein BDD, der den Booleschen Ausdruck

$$((x_1 + x_3) \cdot (x_2 + x_4))$$

darstellt.

Variablenordnung: $x_1 < x_3 < x_2 < x_4$

Zusammenfassung

Leistungskurs (10 Ustd.)

- Boolesche Algebra
 - NOT, AND, OR und deren Verknüpfungen
 - Wahrheitstabellen
 - Doppelnegation, Kommutativ-, Assoziativ- und Distributivgesetz, DeMorgansche Regeln
 - Vereinfachung boolescher Ausdrücke
- Übertragen der theoretischen Grundlagen auf die Umsetzung in Schaltnetzen
 - Schaltnetz-Analyse
 - Schaltnetz-Synthese
 - Schaltnetz-Simulation

-  <https://www.inf-schule.de/rechner/digitaltechnik>
-  https://www.inf-schule.de/rechner/digitaltechnik/Simulatoren/DSimWeb/DSimWeb_Vollversion
-  <https://www.inf-schule.de/rechner/digitaltechnik/gatter/digitalo>
-  <https://logigator.com/>
-  <https://nandgame.com/>
-  <https://calliopemini.info/>